Bitácora Proyecto 1 Fundamentos de Arquitectura de Computadores

13 de agosto: Asignación del proyecto por parte del profesor.

Compra parcial de componentes para el circuito. Se compra solo transistor y Display de 7 segmentos

16 de agosto: Grupo pareja formado para proyecto

22 de agosto: Se investiga acerca de la diferencia entre TTL y CMOS, para comprar los módulos correctos de Flip Flop y Decodificador BCD.

24 de agosto: Se compra el Flip Flop y BCD en MicroJPM

27 de agosto: Junto con el compañero, se logra resolver los mapas de Karnaugh, y se obtiene la vista previa de las compuertas necesarias para ensamblar ambos circuitos para el decodificador 1.

29 de agosto: Se aclaran dudas con el profesor sobre la funcionalidad y conexión del Flip Flop a las compuertas. Se descubre que el segundo circuito hecho el pasado 27 de agosto estaba mal diseñado. Entradas faltantes, ya que se omitió las entradas conectadas a las salidas del Flip Flop.

30 de agosto: Después de investigar sobre los integrados menos comunes, se llega a la conclusión de que es posible simplificar aun más el circuito del acumulador si se utiliza compuertas como XOR y XNOR, gracias a la simplificación por medio de propiedades de algebra booleana.

Calendario

Descripción generada automáticamente

Tabla

Descripción generada automáticamente

Texto

Descripción generada automáticamente